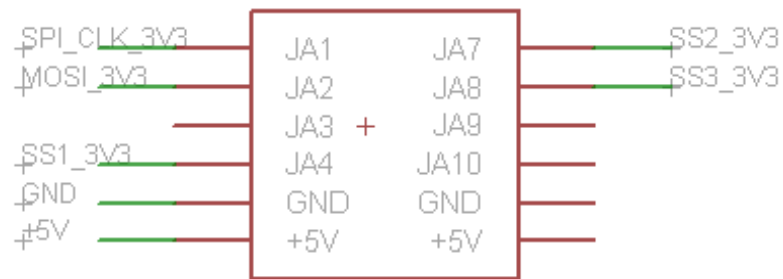


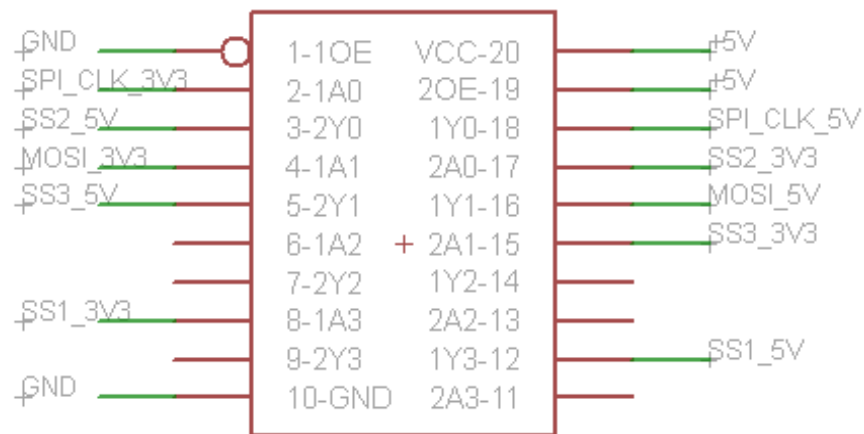
Índex plànols

Índex plànols.....	1
Connexionat Nexys 2 – buffer – bus del robot.....	Plànol 1
Diagrama electrònic del connector JA de la Nexys 2.....	Plànol 2

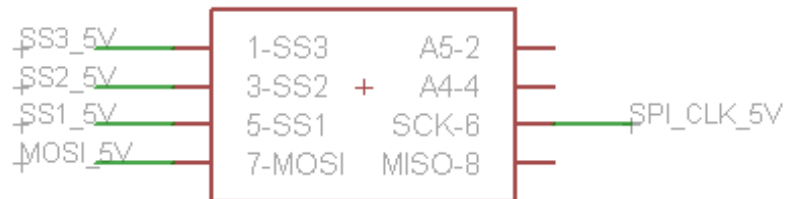
NEXYS2_PMOD_JA





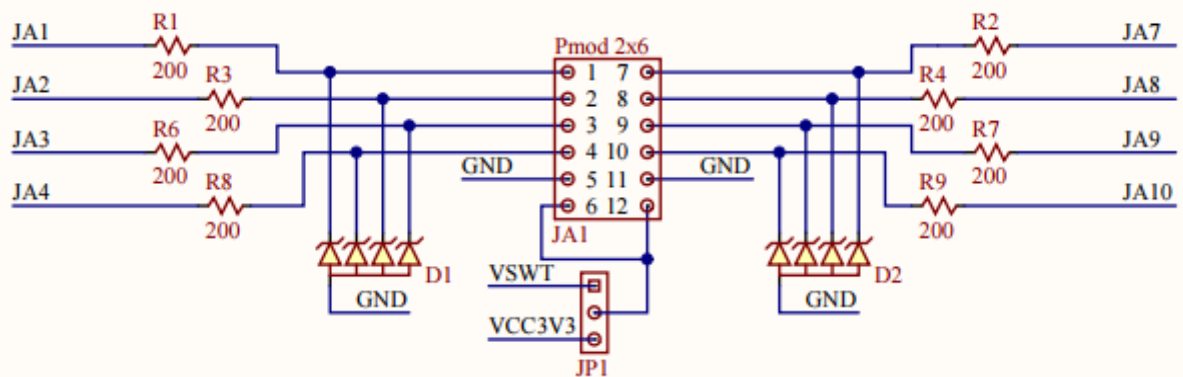
74HCT241N





BUS_ROBOT



Nom del plànol Connexionat Nexys 2 – buffer – bus del robot		N.º Plànol 1	Escala -
Títol del treball Realització de xarxes neuronals amb FPGA		Dibuixat per Adrià Roca Gervilla	Dibuixat el 2/6/2016
Comprovat per Adrià Roca Gervilla		Comprovat el 5/6/2016	
  Escola Universitària d'Enginyeria Tècnica Industrial de Barcelona Consorci Escola Industrial de Barcelona UNIVERSITAT POLITÈCNICA DE CATALUNYA		Observacions La FPGA (Nexys 2) s'alimenta per l'USB connectat a un ordinador.	



Nom del plànol Diagrama electrònic del connector JA de la Nexys 2		N.º Plànol 2	Escala -
Títol del treball Realització de xarxes neuronals amb FPGA	Dibuixat per -	Dibuixat el -	
	Comprovat per -	Comprovat el -	
  Escola Universitària d'Enginyeria Tècnica Industrial de Barcelona Consorci Escola Industrial de Barcelona UNIVERSITAT POLITÈCNICA DE CATALUNYA		Observacions Extret d'un diagrama disponible a la pàgina de <i>Digilent</i> . Font: [1]	

Bibliografia

Digilent. 2011. Nexys 2 Spartan-3E FPGA Trainer Board (RETIRED). <http://store.digilentinc.com/nexys-2-spartan-3e-fpga-trainer-board-retired-see-nexys-4-ddr/> (últim accés el Maig, 2016). [1]