

Títol: Disseny i implementació en FPGA d'un computador
SISA i del sistema operatiu ZeOS per a aquesta arquitectura

Volum: 1 / 1

Alumne: Zeus Gómez Marmolejo

Director: Juanjo Navarro Guerrero

Co-Director: Jordi Garcia Almiñana

Departament: Arquitectura de Computadors

Data: 25 de Juny de 2008